|  |  |  |
| --- | --- | --- |
| Fecha entrega: 05/12/17 | Tarea: Instrucciones load y store | Número de tarea: 3-2 |
| Grupo: 3CM3 | Alumno: Monroy Martos Elioth | Arquitectura de Computadoras |

# Instrucciones load y store

## Desarrollo

Un conjunto de instrucciones es una especificación que detalla las instrucciones que una unidad central de procesamiento puede entender y ejecutar. El término describe los aspectos del procesador generalmente visibles para un programador, incluyendo los tipos de datos nativos, las instrucciones, los registros entre otros aspectos.

Estos conjuntos de instrucciones por lo regular se dividen en las siguientes categorías:

* Instrucciones de transferencia de datos.
* Instrucciones aritméticas.
* Instrucciones de comparación.
* Instrucciones lógicas.
* Instrucciones de desplazamiento.
* Instrucciones de bits.
* Instrucciones de control.
* Instrucciones de entrada y salida.
* Instrucciones misceláneas.

Las instrucciones de transferencia de datos permiten copiar datos de un origen a un destino, sin modificar el origen y normalmente sin afectar las banderas o indicadores de condición. Se pueden transferir Word, bytes, nibbles o bloques compuestos de words.

Dentro de las instrucciones de transferencia de datos encontramos dos instrucciones de suma importancia:

* Store: Copia el contenido de un registro a memoria.
* Load: Copia el contenido de una posición de memoria a un registro.

## Referencias

* *Behrouz A. Forouzan, Sophia Chung Fegan (2003). Foundations of Computer Science: From Data Manipulation to Theory of Computation. Cengage Learning Editores.*
* *ARM1176JZF-S, Revisión: r0p7. ARM Limited. 2009.*